


氏名・職名	兼本 大輔 助教	
キーワード	●LSI設計(A/D・D/A・RF・高精度アナログ等) ●アナログ・デジタル混載システム ●電源制御回路	
ホームページ	<a href="http://www.sp.es.yamanashi.ac.jp/~kanemoto/">http://www.sp.es.yamanashi.ac.jp/~kanemoto/</a>	
所属学会	IEEE, 電子情報通信学会, 電気学会	
研究者から一言	<p>私は今まで、「オーディオ・無線通信機器などの商用アプリケーションを想定した、低消費電力・低製造コストLSI(アナログ・デジタル)回路設計技術の開発」を実施してきました。</p> <p>これまで、ベンチマーク試験において世界記録を更新するLSIを実現するなど、産業活動において即戦力となる技術開発を行ってきました。これからは、「商用LSIの開発」はもちろん、「新しい素子を利用した回路設計」や「LSIを用いた電子システム構築」に関する研究に挑戦していきたいと考えています。</p> <p><b><u>LSI・回路(システム)設計に関するご相談等を歓迎します。</u></b></p>	



携帯電話  
・無線通信機器



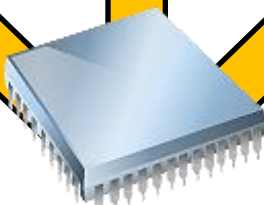
オーディオ機器



電源制御

etc...

製品を想定した実践的な開発



**「高性能」「低消費電力」「低コスト化」**  
を実現するLSI設計技術を研究中



- 「低コスト」「低消費電力」「高性能」商用LSIの開発  
シェアリング技術を用いた高精度・低消費電力A/D変換器開発済  
(高精度アプリケーションにおけるベンチマークテスト世界一位)
- LSIを活用した実用的なシステムの開発  
特に、LSIを用いた水耕栽培や再生可能エネルギー管理・制御  
などのアプリケーション開発に伴う研究に興味があります。
- プロセス変更に伴うLSI回路再設計技術に関する相談  
数種類のプロセスを用いてアナログ・ミックスドシグナルLSIの  
開発経験があります。プロセス世代交代時のご相談に乗ります。
- 御社の新デバイスの長所を活かす新たな回路  
(システム)設計  
回路設計に関して10年以上のキャリアを有しています。  
製品開発に携わった経験も有ります。是非ご相談ください。



## 適用できる製品・分野のイメージ

- 民生用LSI(オーディオ・無線通信・自動車機器用など)
- 御社の課題を解決するカスタムLSIの開発
- 農業の電子化・自動化システム実現への挑戦
- 再生可能エネルギーに適した電源回路開発への挑戦
- LSI・回路(システム)設計に関する幅広い分野

等

お気軽にご相談ください。

シーズについてのお問合せ、ご相談先  
E-mail: [renkei-as@yamanashi.ac.jp](mailto:renkei-as@yamanashi.ac.jp)  
Tel: 055-220-8758 Fax: 055-220-8757

