




氏名・職名	佐藤 隆英 准教授	
キーワード	集積回路、電子回路、アナログ回路	
ホームページ	<a href="http://www.ccn.yamanashi.ac.jp/~takahides">http://www.ccn.yamanashi.ac.jp/~takahides</a>	
所属学会	IEEE(The Institute of Electrical and Electronics Engineers, Inc.) (1998年) 電子情報通信学会 (2000年) 電気学会 (2002年) 応用科学学会 (2009年)	
受賞歴	IEEJ 2008 International Analog VLSI Symposium Best Paper Award (電気学会) (2008年) IEEJ 2005 International Analog VLSI Symposium Best Paper Award (電気学会) (2005年) 電気学会平成12年優秀論文発表賞 平成13年3月 (電気学会) (2001年) 第2回 LSI IPアワード開発奨励賞(日経BP)(2000年)	
研究者から一言	電子回路や集積回路など回路全般を研究の対象にしています。特にアナログ回路の設計を専門としています。様々な機器で用いる回路開発や、特性の改善・解析などでお役に立てます。各種センサからの信号の処理、LED駆動回路、電源回路、マイコン応用などをご相談ください。	

### 電子回路・集積回路の設計・改良・解析

こんな課題をお持ちの企業の方へ

既存の回路の特性を改善したい！

「仕様」を満たす回路の新規設計をしたい！

回路の理論的な解析を行いたい！

回路に関する様々な問題を解決したい！



回路やシステム構成の工夫による解決をご提案致します。  
設計および解析について助言・代行致します。

得意分野

フィルタ設計  
無線通信システム用要素回路  
高速ADCおよび要素回路  
雑音や安定性等の回路解析



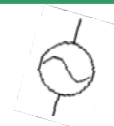
評価基板の一例

# 過去の研究事例

## 高速アナログ・デジタル変換回路

4Gb/s 6ビットADC用  
トラック&ホールド回路の開発

## 無線通信システムの 小型・高性能化



アクティブインダクタを用いた発振回路・フィルタ  
低消費電力化・低歪化

## 各種要素回路の開発

ワンセグ用集積化フィルタ  
UWB用帯域通過フィルタ  
低電圧・広入力範囲OTA回路



上記には前任校で行った研究も含まれています。

## 適用できる製品・分野のイメージ

### 集積回路・電子回路全般

- 無線通信機器
  - 携帯電話、無線LAN、ワンセグ、デジタルTV
- 電源回路
  - コントローラ、コンバータ、LED照明
- センサ周辺回路
  - センサネットワーク、生体モニタリング 他

山梨大学 社会連携・研究支援機構  
Email: renkei-as@yamanashi.ac.jp  
Tel: 055-220-8759 Fax: 055-220-8757

